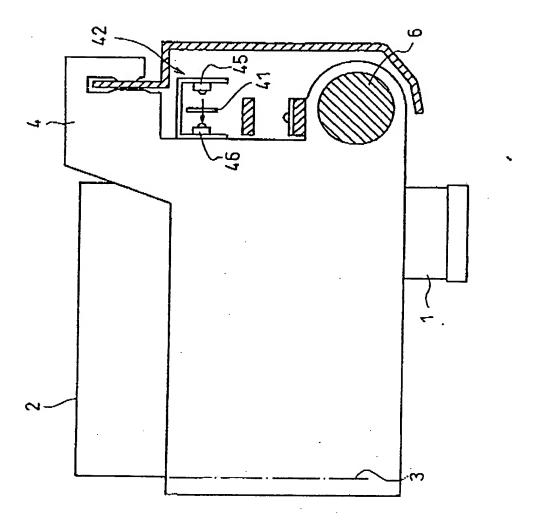


Fig. 4



7.6.7

60.60

相送リモータト13 サバルスモーターフ 免被回路 圧電摄動子 スイッチ COE 58 m 99 フィボシフゃ 中国、出力バッファ 質好ロジック アローダ RAM -54 ...53 --52 包卸部 多い。 第2ラッチ 第1ラッチ エンローダ 第23R 無ーの

7: pulse motor

11: encoder

2: controller

13: paper feeding motor

25a: piezoelectric actuator

53: external I/F 54: reception buffer, intermediate buffer, output buffer

57: drive signal generator

oscillator

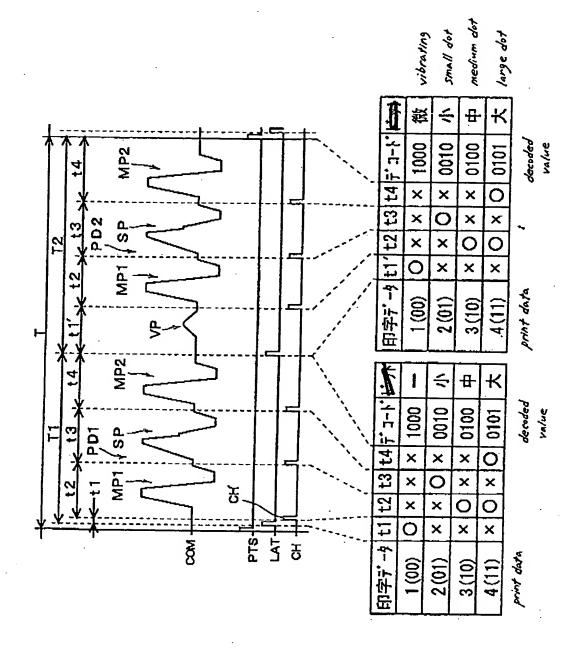
56:

58: Internal I/F 61: first shift register 62: second shift register 63: first latch

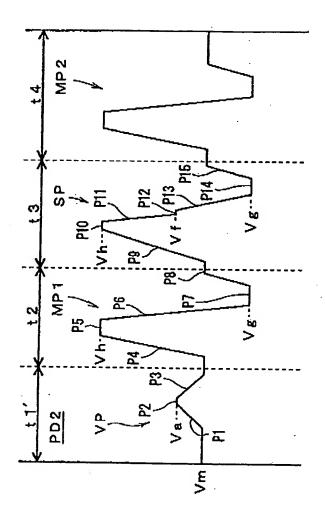
64: second latch 65: decoder

66: control logic 67: level shifter

68: switcher



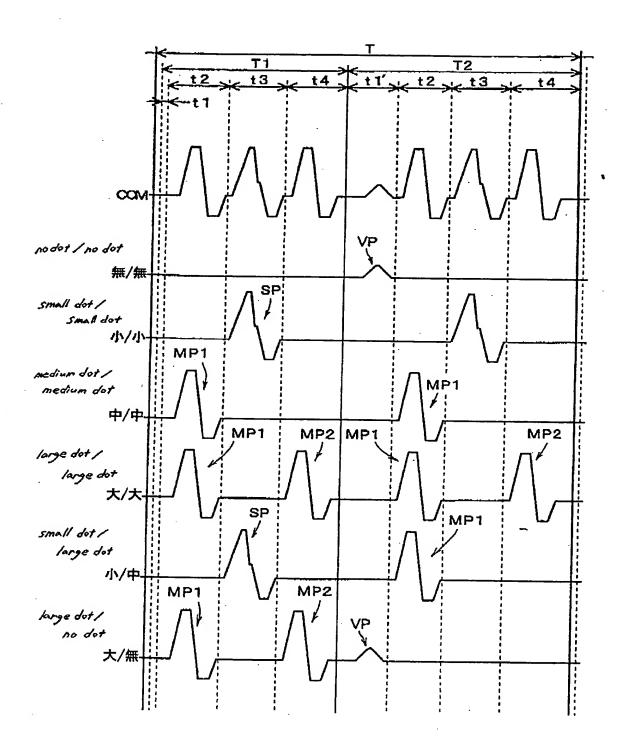






BEST AVAILABLE COPY

Fig. 9



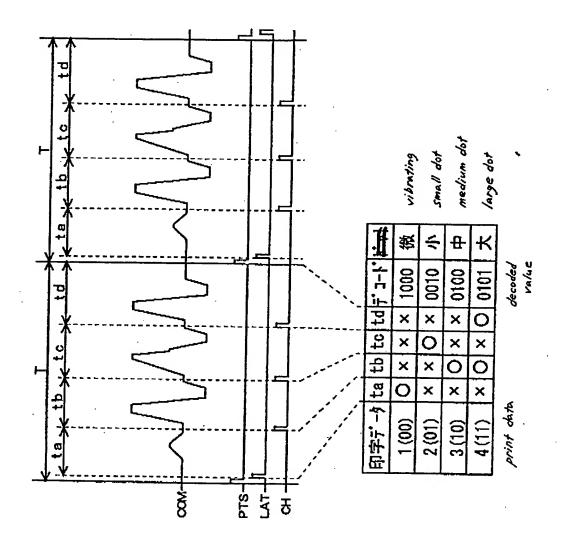


Fig. 10